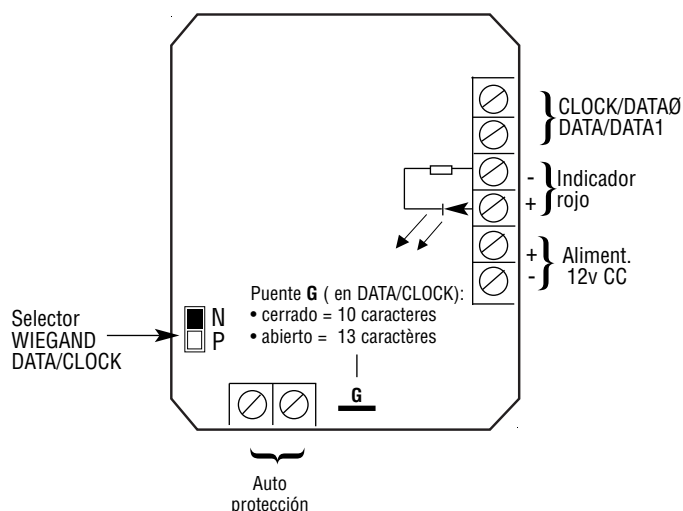


### CARACTERÍSTICAS TÉCNICAS DEL TECLADO SU-W-DT

- Tensión de alimentación : 12v CC
- Consumo : Mín. 20 mA - Máx. 70 mA
- Temperatura de funcionamiento: - 30°C a + 50°C
- Estanqueidad : IP65
- 3 modelos de cajetines intercambiables, de superficie o para empotrar, en ABS o metálicos.
- Códigos de 1 a 8 cifras

- Autoprotección
- Indicador verde : Transmisión
- 1 indicador amarillo : Acción
- 1 indicador luminoso disponible (rojo) a 12v CC
- Indicador sonoro de las operaciones en curso
- Inviolabilidad : 1 posibilidad entre más de 100 millones de combinaciones diferentes

### CONEXIÓN



SALIDA DE FÁBRICA: posición P DATA/CLOCK

NOTA : La tecla P permite accionar la iluminación del teclado

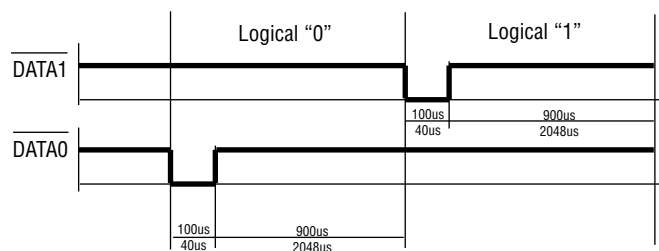
### FORMATO WIEGAND 26 BITS

PROTOCOLO : 3B - Frecuencia de transmisión : 1000bits/s

#### FORMATO

- 1- Bit N°1 paridad par en los bits 2 a 13
- 2- Bit N°2 al N° 25 correspondiente al código identificador en 6 cifras hexadecimales (3 bytes)
- 3- Bit N°26 paridad impar en los bits 14 a 26

#### TIMINGS :



### FORMATO DATA/CLOCK 81 BITS

PROTOCOLO : R11-2B - Frecuencia de transmisión : 1000bits/s

#### FORMATO

- 1- 16 bits a cero
- 2- Código arranque SS (B) + bit de paridad impar.
- 3- 9 nibbles en BCD inverso , correspondientes al código identificador + bit de paridad impar.
- 4- Código de fin de emisión ES (F) + bit de paridad impar.
- 5- Código de redundancia lineal de los nibbles anteriores, salvo los ceros iniciales + bit de paridad impar.  
 $LCR = SS \oplus N1 \oplus N2 \oplus N3 \oplus N4 \oplus N5 \oplus N6 \oplus N7 \oplus N8 \oplus N9 \oplus N10 \oplus N11 \oplus N12 \oplus N13 \oplus ES$  ( $\oplus$  = Fonction O exclusive)

#### LINEAS

Dos líneas : DATA et CLOCK normalmente a «1» (5Vcc) que producen impulsiones a «0» (0,4 Vcc) durante 1/3 del periodo del reloj, de 1 ms. DATA a «0» para mandar «1» lógico y a «1» para mandar un «0» lógico.

TIME	DESCRIPTION	MIN.	TYP.	MAX.	UNIT
$T_{SET}$	Data setup time	5	$1/6 T_{CLOCK}$	-	$\mu S$
$T_{RM}$	Data hold time	0	8	$2/3 T_{CLOCK}$	$\mu S$
$T_{WIDTH}$	Clock pulse width	-	$1/3 T_{CLOCK}$	-	$\mu S$
$T_{CLOCK}$	Clock pulse rate	80	1000	1500	$\mu S$
$T_{TOTAL}$	Time out read operation	-	76	-	$T_{CLOCK}$

Démarrage	SS	P	N°1	P	N°2	P	...	N°13	P	ES	P	LRC	P	FINAL
00000000	1101	0	0000	1	1000	0	...	1110	0	1111	1	XXXX	Y	00000000
0	B		0		1		...	7		F				0